

**750kHz – 800MHz Low Phase Noise Multiplier VCXO**

Universal Low Phase Noise IC's

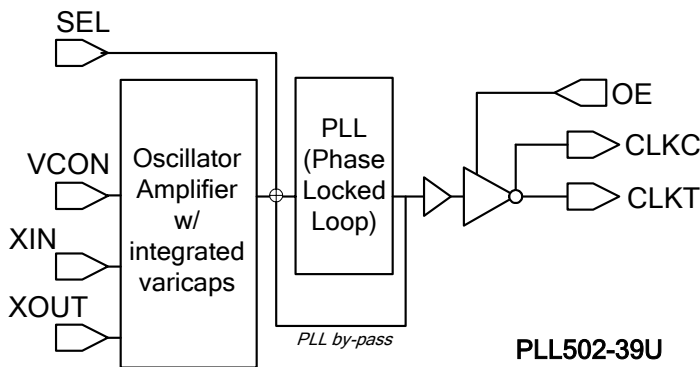
**FEATURES**

- Selectable 750kHz to 800MHz range.
- Low phase noise output (@ 10kHz frequency offset, -142dBc/Hz for 19.44MHz, -125dBc/Hz for 155.52MHz, -115dBc/Hz for 622.08MHz).
- 12 to 25MHz crystal input.
- No external load capacitor or varicap required.
- Inverted LVDS signal Output Enable selector.
- Wide pull range (+/-200 ppm)
- Selectable 1/16 to 32x frequency multiplier.
- 3.3V operation.
- Available in 16-Pin (TSSOP or 3x3mm QFN).

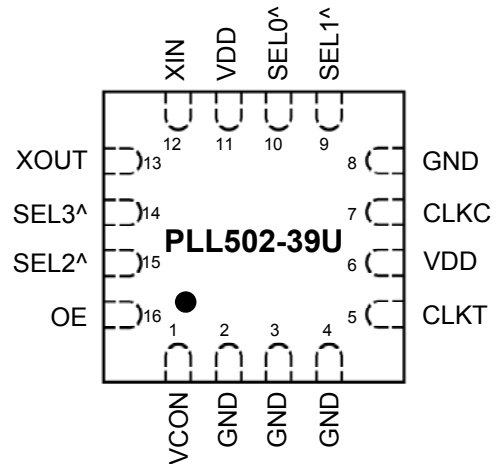
**DESCRIPTION**

The PLL502-39U (LVDS) is a high performance and low phase noise VCXO clock IC. It provides phase noise performance as low as -125dBc at 10kHz offset (at 155MHz), by multiplying the input crystal frequency up to 32x. The wide pull range (+/- 200 ppm) and very low jitter makes this ideal for a wide range of applications, including SONET/SDH and FEC. PLL502-39 accepts fundamental parallel resonant mode crystals input from 12 to 25MHz.

**BLOCK DIAGRAM**



**PIN CONFIGURATION**  
(Top View)



Note: ^ designates Internal pull-up

**OUTPUT ENABLE LOGICAL LEVELS**

Part #	OE	State
PLL502-39U	1	Tri-state
	0 (Default)	Output enabled

## 750kHz – 800MHz Low Phase Noise Multiplier VCXO

Universal Low Phase Noise IC's

### FREQUENCY SELECTION TABLE

SEL3	SEL2	SEL1	SEL0	Selected Multiplier
0	0	1	1	Fin x 32
0	1	1	0	Fin / 8
0	1	1	1	Fin x 2
1	0	0	1	Fin / 2
1	0	1	0	Fin / 16
1	0	1	1	Fin x 4
1	1	0	0	Fin / 4
1	1	0	1	Fin x 8
1	1	1	0	Fin x 16
1	1	1	1	No multiplication

### PIN DESCRIPTIONS

Name	3x3mm QFN Pin number	Type	Description
VCON	1	I	Voltage Control input.
GND	2,3,4,8	P	Ground connection.
CLKT	5	O	LVDS Output
VDD	6	P	+3.3V power supply.
CLKC	7	O	Complementary LVDS output
SEL1	9	I	Multiplier selector pins. These pins have an internal pull-up that will default SEL to '1' when not connected to GND.
SEL0	10	I	
VDD	11	P	+3.3V power supply.
XIN	12	I	Crystal input. See Crystal Specification on page 3.
XOUT	13	I	Crystal output. See Crystal Specification on page 3.
SEL3	14	I	Multiplier selector pins. These pins have an internal pull-up that will default SEL to '1' when not connected to GND.
SEL2	15	I	
OE	16	I	Output enable pin (see OE logic state table on page 1).

## 750kHz – 800MHz Low Phase Noise Multiplier VCXO

Universal Low Phase Noise IC's

### ELECTRICAL SPECIFICATIONS

#### 1. Absolute Maximum Ratings

PARAMETERS	SYMBOL	MIN.	MAX.	UNITS
Supply Voltage	$V_{DD}$		4.6	V
Input Voltage, dc	$V_I$	-0.5	$V_{DD}+0.5$	V
Output Voltage, dc	$V_O$	-0.5	$V_{DD}+0.5$	V
Storage Temperature	$T_S$	-65	150	°C
Ambient Operating Temperature*	$T_A$	-40	85	°C
Junction Temperature	$T_J$		125	°C
Lead Temperature (soldering, 10s)			260	°C
ESD Protection, Human Body Model			2	kV

Exposure of the device under conditions beyond the limits specified by Maximum Ratings for extended periods may cause permanent damage to the device and affect product reliability. These conditions represent a stress rating only, and functional operations of the device at these or any other conditions above the operational limits noted in this specification is not implied.

\* **Note:** Operating Temperature is guaranteed by design for all parts (COMMERCIAL and INDUSTRIAL), but tested for COMMERCIAL grade only.

#### 2. Crystal Specifications

PARAMETERS	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS
Crystal Resonator Frequency	$F_{XIN}$	Parallel Fundamental Mode	12		25	MHz
Crystal Loading Rating	$C_L (xtal)$	At $V_{CON} = 1.65V$		9.5		pF
Crystal Pullability	$C_0/C_1 (xtal)$	AT cut			250	-
Recommended ESR	$R_E$	AT cut			30	$\Omega$

**Note:** Crystal Loading rating: 9.5pF is the loading the crystal sees from the VCXO chip at  $V_{CON} = 1.65V$ . It is assumed that the crystal will be at nominal frequency at this load. If the crystal requires more load to be at nominal frequency, the additional load must be added externally. This however may reduce the pull range.

#### 3. Voltage Control Crystal Oscillator

PARAMETERS	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS
VCXO Stabilization Time *	$T_{VCXOSTB}$	From power valid			10	ms
VCXO Tuning Range		$F_{XIN} = 12 - 25MHz$ ; $XTAL C_0/C_1 < 250$ $0V \leq V_{CON} \leq 3.3V$		500		ppm
CLK output pullability		$V_{CON}=1.65V, \pm 1.65V$	$\pm 200$			ppm
VCXO Tuning Characteristic				150		ppm/V
Pull range linearity					10	%
$V_{CON}$ pin input impedance			2000			$k\Omega$
$V_{CON}$ modulation BW		$0V \leq V_{CON} \leq 3.3V, -3dB$	25			kHz

**Note:** Parameters denoted with an asterisk (\*) represent nominal characterization data and are not production tested to any specific limits.

## 750kHz – 800MHz Low Phase Noise Multiplier VCXO

Universal Low Phase Noise IC's

### 4. General Electrical Specifications

PARAMETERS	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS
Supply Current, Dynamic (with Loaded Outputs)	I <sub>DD</sub>	F <sub>out</sub> <24MHz			25	mA
		24MHz<F <sub>out</sub> <96MHz			45	
		96MHz<F <sub>out</sub> <800MHz			80	
Operating Voltage	V <sub>DD</sub>		2.97		3.63	V
Output Clock Duty Cycle		@ 1.25V	4	50	55	%
Short Circuit Current				±50		mA

### 5. Jitter Specifications

PARAMETERS	CONDITIONS	FREQUENCY	MIN.	TYP.	MAX.	UNITS
Period jitter RMS	With capacitive decoupling between VDD and GND. Over 10,000 cycles.	19.44MHz		2.2		ps
		77.76MHz		4.5		
		155.52MHz		4.5		
		622.08MHz		5.0		
Period jitter Peak-to-Peak <sup>1</sup>	With capacitive decoupling between VDD and GND. Over 10,000 cycles.	19.44MHz		17		ps
		77.76MHz		25		
		155.52MHz		27		
		622.08MHz		35		
Integrated jitter RMS	Integrated 12 kHz to 20 MHz	155.52MHz		2.5	4	ps
		622.08MHz		2.5	4	

### 6. Phase Noise Specifications

PARAMETERS	FREQUENCY	@10Hz	@100Hz	@1kHz	@10kHz	@100kHz	UNITS
Phase Noise relative to carrier (typical)	19.44MHz	-80	-108	-132	-142	-150	dBc/Hz
	77.76MHz	-72	-103	-122	-130	-125	
	155.52MHz	-65	-95	-120	-125	-121	
	622.08MHz	-55	-85	-109	-115	-110	

Note: Phase Noise measured at VCON = 0V

**750kHz – 800MHz Low Phase Noise Multiplier VCXO**

Universal Low Phase Noise IC's

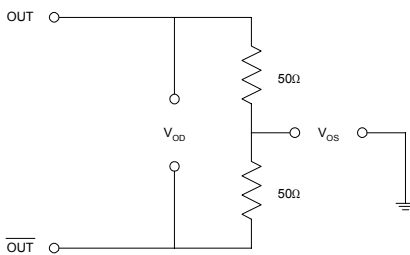
**8. LVDS Electrical Characteristics**

PARAMETERS	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS
Output Differential Voltage	$V_{OD}$	$R_L = 100 \Omega$ (see figure)	247	355	454	mV
$V_{DD}$ Magnitude Change	$\Delta V_{OD}$		-50		50	mV
Output High Voltage	$V_{OH}$			1.4	1.6	V
Output Low Voltage	$V_{OL}$		0.9	1.1		V
Offset Voltage	$V_{OS}$		1.125	1.2	1.375	V
Offset Magnitude Change	$\Delta V_{OS}$		0	3	25	mV
Power-off Leakage	$I_{OXD}$	$V_{out} = V_{DD}$ or GND $V_{DD} = 0V$		$\pm 1$	$\pm 10$	$\mu A$
Output Short Circuit Current	$I_{OSD}$			-5.7	-8	mA

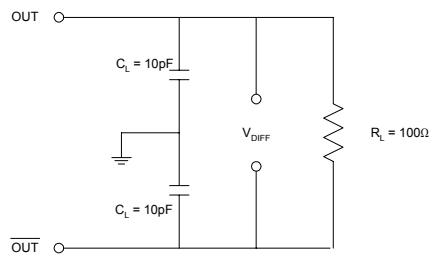
**9. LVDS Switching Characteristics**

PARAMETERS	SYMBOL	CONDITIONS	MIN.	TYP.	MAX.	UNITS
Differential Clock Rise Time	$t_r$	$R_L = 100 \Omega$ $C_L = 10 \text{ pF}$ (see figure)	0.2	0.7	1.0	ns
Differential Clock Fall Time	$t_f$		0.2	0.7	1.0	ns

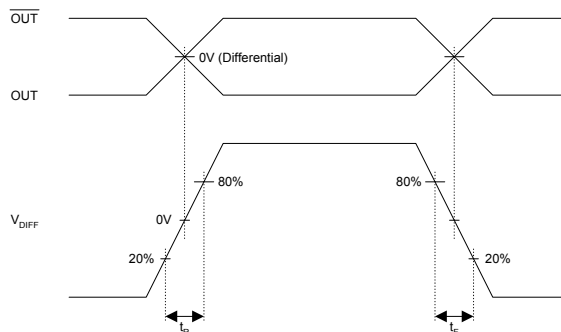
LVDS Levels Test Circuit



LVDS Switching Test Circuit



LVDS Transition Time Waveform

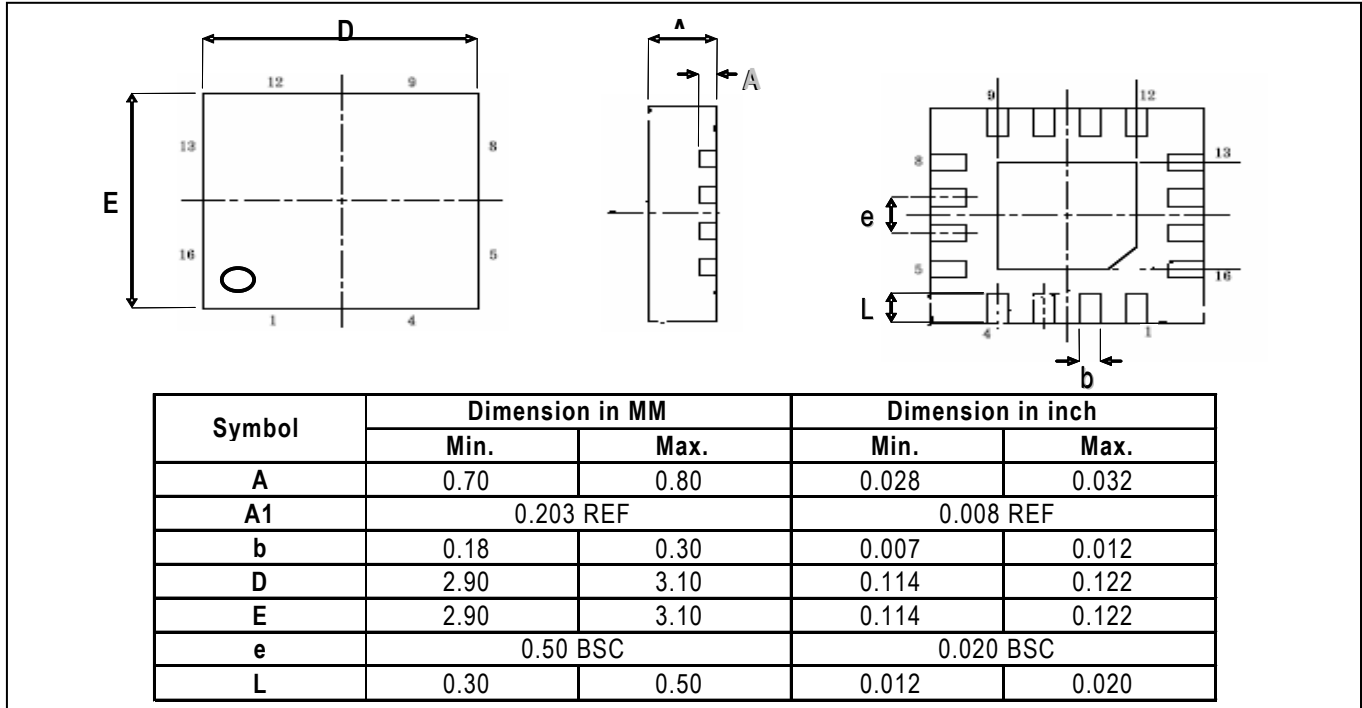


**750kHz – 800MHz Low Phase Noise Multiplier VCXO**

Universal Low Phase Noise IC's

**PACKAGE INFORMATION**

**16 Pin 3x3 QFN**



**ORDERING INFORMATION**

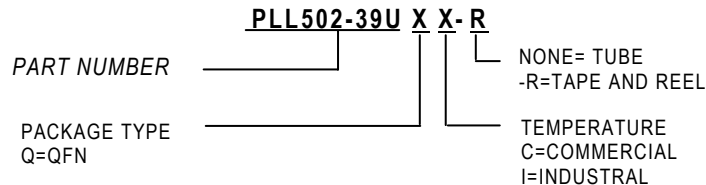
**For part ordering, please contact our Sales Department:**

47745 Fremont Blvd., Fremont, CA 94538, USA

Tel: (510) 492-0990 Fax: (510) 492-0991

**PART NUMBER**

The order number for this device is a combination of the following:  
Device number, Package type, Operating temperature range, shipping method



Order Number	Marking	Package Option
PLL502-39UQC	P502-39UQC	16-Pin 3x3 QFN (Tube)
PLL502-39UQC-R	P502-39UQC	16-Pin 3x3 QFN (Tape and Reel)

PhaseLink Corporation, reserves the right to make changes in its products or specifications, or both at any time without notice. The information furnished by Phaselink is believed to be accurate and reliable. However, PhaseLink makes no guarantee or warranty concerning the accuracy of said information and shall not be responsible for any loss or damage of whatever nature resulting from the use of, or reliance upon this product.

**LIFE SUPPORT POLICY:** PhaseLink's products are not authorized for use as critical components in life support devices or systems without the express written approval of the President of PhaseLink Corporation.



Поставка электронных компонентов

**Юридический адрес организации:**  
198099, г. Санкт-Петербург, ул. Калинина, дом 2, кор. 4, лит А.  
**Фактический адрес организации:**  
198099, г. Санкт-Петербург, ул. Калинина, дом 2, кор. 4, лит А.  
ИНН 780277764  
КПП 780501001  
Р/С 40702810422510004035 ФАКБ "АБСОЛЮТ БАНК" (ЗАО) в Санкт-Петербурге К/С 30101810900000000703  
БИК 044030703  
**Телефон:** 8 (812) 309-44-11 (многоканальный)  
**Факс:** 8 (812) 309-44-11  
**Электронная почта:** [sales@timechips.ru](mailto:sales@timechips.ru)  
**Сайт:** [timechips.ru](http://timechips.ru)

## Информационное письмо

Компания «ТаймЧипс» - одна из наиболее динамично развивающихся компаний в сфере поставок электронных компонентов. Мы поставляем широкую номенклатуру электронных компонентов отечественных и импортных производителей, как напрямую, так и с крупных мировых складов, позволяющих охватить выборочную номенклатуру более 300 брендов, а также специализируемся на поставках дисплеев и является официальным дистрибьютором компании Shenzhen Startek Electronic Technology Co, на территории Российской Федерации.

Наличие собственной логистики позволяет в кратчайшие сроки доставлять товар нашим клиентам. В нашей компании имеется Конструкторский отдел, где наши специалисты проводят технические консультации клиентов, квалифицированную поддержку и помощь российским разработчикам. Осуществляем Поставки импортной продукции под контролем ВП МО РФ, на предприятия Оборонно-промышленного комплекса России. Система менеджмента качества компании соответствует требованиям ГОСТ ISO 9001-2011.

Благодаря нацеленности на результат, мы уверенно занимаем новые позиции на рынке, заинтересовывая Клиента не только актуальными ценами и гибким подходом, но и постоянным вниманием.

**Миссия** – обеспечение долгосрочного и взаимовыгодного партнерства с клиентами.

**Наша цель** – Обеспечение клиентам самого широкого ассортимента электронных компонентов и бесперебойности поставок.

**Мы - это развитие! Мы задаем темп! Мы разные, но вместе! Мы работаем для вас!**

Так же имеем прямые поставки от производителей:

TAI-SAW Пав-компоненты ([www.taisaw.com](http://www.taisaw.com))

TRANSCOM СВЧ-компоненты ([www.transcominc.com.tw](http://www.transcominc.com.tw))

Mini Circuits ВЧ-СВЧ-компоненты ([minicircuits.com](http://minicircuits.com))

SAMTEC- разъемы ([www.samtec.com](http://www.samtec.com))

4Star Разъемы РЧ (Даташиты по продукции 4Star, которые Вы сможете загрузить по этой ссылке: <https://yadi.sk/i/tPjnmGGrpmbYj>)

ULNION Преобразователи напряжения ([converterdc.com/](http://converterdc.com/))

**Отличные рекомендации на рынке, уверенность в качестве поставляемой продукции делают нас надежными партнерами для наших клиентов.**

**«ТаймЧипс» - это:**

- Гарантия качества поставляемой продукции;
- Широкий ассортимент;
- Минимальные сроки поставок;
- Техническая поддержка;
- Подбор комплектации;
- Индивидуальный подход;
- Гибкие цены.

**Модули, микросхемы, пассивные компоненты, Xilinx (XC), Altera (EP,EPF, EPM) и силовая электроника** – это наши ведущие позиции, на поставку которых мы гарантированно дадим Вам самые выгодные предложения!

**В структуру компании так же входит конструкторский отдел, который помогает разработчикам и конструкторам в решении следующих задач:**

- Оценка стоимости проекта по компонентам;
- Подбор оптимального решения при выборе компонента;
- Подбор аналогов;
- Техническая поддержка;
- Консультации у производителей;
- Поставка прототипов;

*С Уважением, Чернов Павел.*

*Руководитель отдела продаж ООО "ТАЙМЧИПС"*

*Официальный дистрибьютор Shenzhen Startek Electronic Technology Co.,Ltd в России (USB Display Modules , LED Displays, Serial Modules).*

<http://www.timechips.ru/>

<http://lcd-timechips.ru/>

**Телефон: +7 (812) 309-44-11 доб. 141**

**Факс: +7 (812) 309-44-11 доб. 152**

**Моб. Тел. +7 (905) 232-40-65**

**Skype: time.chips5**

**Электронная почта: [manager1@timechips.ru](mailto:manager1@timechips.ru)**

---